**Tiago Santos nº22 T2 14-03-2019**

***Teste AC***

**1.**

**R:Eram mais leves,barados,não era presiso aquecer,**

**2.**

**R:Foi a velocidade, os transístores, os núcleos e**

**3.**

**R:Foi o EDVAC e utilizava uma memoria e um dispositivo de entrada e um dispositivo de saída.**

**4.**

**R: Pois tinha a utilização de uma memoria.**

**5.**

**R:É o Silicio.**

**6.**

**R:**

**7.**

**R:Vai ser maior na Cache l2 interna.**

**8.**

**R:São**  **Hyper-threading e multi-threading.**

**9.**

**R:** **Hyper-threading é a utilização de núcleo virtuais num processador.**

**10.**

**R: Um processador de 2 núcleos tem 2 nucleos físicos já na tecnologia Hyper-threading são núcleos físicos.**

**11.**

**R:Porque foi implementado no processador.**

**12.**

**R:** **Hypetransport e usado na intel e Quickpathe usado na amd**

**13.**

**R:**

**14.**

**R:** **os processadores atualmente fabricados funcionam com a tecnologia Hyper-threading.**

**E as duas categorias e os sem memoria cache e os com memoria cache. Os com cache são mais rápidos.**

**15.**

**R:Quando algum periférico e ligado.**

**16.**

**R: 1:Acumulador 2: UC 3: Dispositivo de entrada 4:Memoria**

**17.**

**R:1.UC 2.Dispositivo saida 3. 4.Dispositivo entrada 5.ALU**

**18.**

**R:1.Registos 2.cache L1 3.CacheL3 4.Memoria Principal 5.Memoria Secundaria**